



## 【特許請求の範囲】

## 【請求項 1】

所定の送信スロットで送信する送信回路と、PLL回路によって発振周波数が制御されると共に、変調データによって発振信号を直接FM変調する電圧制御発振回路とを備え、前記送信スロットにおける前記電圧制御発振回路が前記PLL回路によってロックされるブラインドタイムスロットの期間では前記送信回路への電源電圧の供給を停止し、前記ブラインドタイムスロットに続く、前記電圧制御発振回路が前記PLL回路によってロックされない送信タイムスロットの期間では前記送信回路に電源電圧を供給し、前記送信タイムスロットの期間では前記変調データの直流レベルを前記ブラインドタイムスロットの期間におけるそれよりも高く又は低くしたことを特徴とする無線通信装置。

10

## 【請求項 2】

前記電圧制御発振回路にはレベル変換回路を介して前記変調データを入力し、前記レベル変換回路から出力される送信データの直流レベルを前記ブラインドタイムスロットの期間と前記送信タイムスロットの期間とで互いに異ならせたことを特徴とする請求項 1 に記載の無線通信装置。

## 【請求項 3】

前記レベル変換回路は直列接続された第一及び第二の抵抗回路と、前記第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路からなり、前記第三の抵抗回路に直列に第一のスイッチを介挿し、前記第一のスイッチの開閉状態を前記ブラインドタイムスロットの期間と前記送信タイムスロットの期間とで互いに異ならせたことを特徴とする請求項 2 に記載の無線通信装置。

20

## 【請求項 4】

前記レベル変換回路は直列接続された第一及び第二の抵抗回路と、前記第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路と、前記第三の抵抗回路に並列接続された第四の抵抗回路とからなり、前記第三の抵抗回路の抵抗値と前記第四の抵抗回路の抵抗値とを異ならせ、前記第三の抵抗回路に直列に第一のスイッチを介挿すると共に、前記第四の抵抗回路に前記第一のスイッチと同じ構成の第二のスイッチを介挿し、いずれか一方のスイッチには前記ブラインドタイムスロットの期間と前記送信タイムスロットの期間とで互いに異なるレベルの切替信号を入力し、他方のスイッチにはインバータを介して前記切替信号を入力したことを特徴とする請求項 2 に記載の無線通信装置。

30

## 【発明の詳細な説明】

## 【0001】

## 【発明の属する技術分野】

この発明は、時分割多元接続 (TDM A) による携帯電話等の無線通信装置に関する。

## 【0002】

## 【従来の技術】

従来の構成では、図 5 に示すように変調部 21 の電圧制御発振器 22 は位相制御回路 23、ローパスフィルタ 24 からなる PLL 回路からの制御電圧によって発振周波数が制御されている。デジタル信号源 25 から出力された変調信号 (デジタル信号) がスイッチ 26、バイアス電圧供給回路 27 を介して制御電圧と共に電圧制御発振器 22 のパルクタイ

40

## 【0003】

送受切替回路 29 は送信スロットの期間ではアンテナ 30 を電力増幅器 28 に接続し、受信スロットの期間では受信回路 (RX) 31 に接続する。また、スイッチ 26 は送信スロットの期間におけるブラインドタイムスロットの期間ではオフとなり、ブラインドタイムスロットに続く送信タイムスロットの期間ではオンとなる。また、位相制御回路 23 はブラインドタイムスロットの期間では動作状態となって電圧制御発振器 22 は PLL ロックされ、送信タイムスロットの期間では非動作状態となり、電圧制御発振器 22 はロック解除され、変調動作が行われる。電圧制御発振器 22 はロック解除されてもそれまで印加さ

50

れていた制御電圧がローパスフィルタ24等に充電されているので、ほぼロック解除時の発振周波数を維持する。但し、時間の経過によってもって僅か変化する（例えば、特許文献1参照。）。

【0004】

【特許文献1】

特開平11-225090号公報（図1参照）

【0005】

【発明が解決しようとする課題】

上記の構成では、通常電力増幅器28は送信タイムスロットの期間だけ電源電圧が印加されて動作状態とな、それ以外の期間（受信スロット及びブライントタイムスロット）では電源電圧の供給を停止する。これによって電力消費を少なくしている。よって、電力増幅器28にはブライントタイムスロットの期間が終了した時点で電源電圧が印加される。

【0006】

電力増幅器28には大電流が流れるので、電源電圧の印加時に電源電圧が変動する。この変動はPLLロックが解除されている電圧制御発振器22の発振周波数を変化させるため送信周波数が変化するという問題がある。発振周波数が変化する方向は電圧制御発振器22の回路定数に依存するため一定せず、高い方に変化することもある。低い方に変化することもある。

【0007】

本発明は、ブライントタイムスロットから送信タイムスロットに切り替わってからも電圧制御発振回路の発振周波数が変化しないようにすることをねらいとしている。

【0008】

【課題を解決するための手段】

本発明は、所定の送信スロットで送信する送信回路と、PLL回路によって発振周波数が制御されると共に、変調データによって発振信号を直接FM変調する電圧制御発振回路とを備え、前記送信スロットにおける前記電圧制御発振回路が前記PLL回路によってロックされるブライントタイムスロットの期間では前記送信回路への電源電圧の供給を停止し、前記ブライントタイムスロットに続く、前記電圧制御発振回路が前記PLL回路によってロックされない送信タイムスロットの期間では前記送信回路に電源電圧を供給し、前記送信タイムスロットの期間では前記変調データの直流レベルを前記ブライントタイムスロットの期間におけるそれよりも高く又は低くした。

【0009】

また、前記電圧制御発振回路にはレベル変換回路を介して前記変調データを入力し、前記レベル変換回路から出力される送信データの直流レベルを前記ブライントタイムスロットの期間と前記送信タイムスロットの期間とで互いに異ならせた。

【0010】

また、前記レベル変換回路は直列接続された第一及び第二の抵抗回路と、前記第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路からなり、前記第三の抵抗回路に直列に第一のスイッチを介挿し、前記第一のスイッチの開閉状態を前記ブライントタイムスロットの期間と前記送信タイムスロットの期間とで互いに異ならせた。

【0011】

また、前記レベル変換回路は直列接続された第一及び第二の抵抗回路と、前記第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路と、前記第三の抵抗回路に並列接続された第四の抵抗回路とからなり、前記第三の抵抗回路の抵抗値と前記第四の抵抗回路の抵抗値とを異ならせ、前記第三の抵抗回路に直列に第一のスイッチを介挿すると共に、前記第四の抵抗回路に前記第一のスイッチと同じ構成の第二のスイッチを介挿し、いずれか一方のスイッチには前記ブライントタイムスロットの期間と前記送信タイムスロットの期間とで互いに異なるレベルの切替信号を入力し、他方のスイッチにはインバータを介して前記切替信号を入力した。

【0012】

10

20

30

40

50

## 【発明の実施の形態】

本発明の無線通信装置の構成を図１及び図２によって説明する。先ず、図１において、送信データはレベル変換回路１を介して電圧制御発振回路２に入力される。送信データは直流電圧に重畳された二値レベルで構成されている。

## 【００１３】

レベル変換回路１は図２に示すように、第一の抵抗回路１αと、それに直列接続された第二の抵抗回路１βと、第一の抵抗回路１αまたは第二の抵抗回路１βに並列に接続された第三の抵抗回路１γと、第三の抵抗回路１γに直列に介挿されたスイッチ１δとからなる。レベル変換された送信データは第一の抵抗回路１αと第二の抵抗回路１βとの接続点から出力される。出力される送信データの直流レベルはスイッチ１δの開閉状態によって変換され、電圧制御発振回路２のバラクタダイオード２αに印加される。なお、第三の抵抗回路１γを第一の抵抗回路１αに並列接続してもよい。

10

## 【００１４】

電圧制御発振回路２はPLL回路３から出力される制御電圧によって発振周波数が設定される。制御電圧はレベル変換回路１から出力される送信データと共にバラクタダイオード２αに印加される。この結果、電圧制御発振回路２からはFSK変調された送信信号が出力される。よって、電圧制御発振回路２は直接FM変調回路を構成する。

## 【００１５】

電圧制御発振回路２から出力される送信信号は逡倍回路４によって逡倍され、送信回路５に入力される。送信回路５には電源スイッチ６を介して電源電圧が供給される。送信信号は電力増幅回路５αによって増幅され、アンテナ切替回路７を介してアンテナ８に出力される。

20

## 【００１６】

アンテナ８で受信された受信信号はアンテナ切替回路７を介して受信回路９に入力される。受信回路９には周波数変換用のミキサ９αが設けられ、ミキサ９αには逡倍回路４から局部発振信号が供給される。よって、ミキサ９αから中間周波信号が出力される。中間周波信号は受信回路９内の復調回路（図示せず）によって受信データに変換される。

## 【００１７】

以上の構成における動作を説明する。なお、この実施形態では電力増幅回路５αに電源電圧が印加されたときに電圧制御発振回路２の発振周波数が高い方に変化するという仮定のもとに説明する。TDM方式そのものは周知であるので詳細説明は省略するが、特定の無線通信装置では図３のAに示すように、割り当てられた所定の送信スロットと受信スロットとが交互に切り替わり、送信スロットと受信スロットとの間には他の無線通信装置の送信スロット又は受信スロットが交互に割り当てられる。アンテナ切替回路７はアンテナ８を送信スロットの期間では送信回路５に接続し、受信スロットの期間では受信回路９に接続する。

30

## 【００１８】

送信スロットは図３のBに示すように、ブライントタイムスロットとそれに続く送信タイムスロットとからなり、ブライントタイムスロットの期間ではPLL回路３が動作しているため、電圧制御発振回路２はPLL回路３によってロックされ（図３のC）、所定の周波数で発振する。また、ブライントタイムスロットの期間では電源スイッチ６がオフ状態であり（図３のD）、送信回路５又は電力増幅回路５αへの電源電圧の供給が停止されている。さらに、レベル変換回路１におけるスイッチ１δはオフとなっており、送信データは第一の抵抗回路１αと第二の抵抗回路１βとによって分圧される。そのときの直流レベルE1である送信データがバラクタダイオード２αに印加される。しかし、電力増幅回路５αが動作停止しているためアンテナ８からは送信信号が出力されない。

40

## 【００１９】

送信タイムスロットでは、例えばPLL回路３への電源電圧供給が停止されてロックが解除される。ロックの解除状態ではそれまで印加されていた制御電圧がPLL回路３に充電されているため、発振周波数はロック状態のときとほぼ同じように維持されている。

50

## 【0020】

ブラインドタイムスロットから送信タイムスロットに切り替わってから間もなく電源スイッチ6がオンとなり、電力増幅回路5aに電源電圧が供給される(図3のD)。このときの電源電圧の変動等によって電圧制御発振回路2自体の発振周波数は高い方に变化しようとする。しかし、電力増幅回路5aへの電源電圧供給開始と同時にレベル変換回路1のスイッチ1dもオンとなる。すると、送信データの直流レベルはE1からE2に下がる(図3のE)。この送信データが制御電圧に重畳されてパラクタダイオード2aに印加されが従前よりは低くなる。よって、発振周波数が低い方に变化して元の発振周波数に戻る。

## 【0021】

もし、電圧制御発振回路2自体の発振周波数が、電源電圧の変化によって低い方に变化するものであるときには、スイッチ1dの動作を逆にして、電源スイッチ6のオン時にオフとし、電源スイッチ6のオフ時にオンとすればよい。

## 【0022】

なお、図4はレベル変換回路の他の構成を示し、第一の抵抗回路1aに直列接続された第二の抵抗回路1bには第三の抵抗回路1cと第一のスイッチ1dとの直列回路を並列接続し、この直列回路に対して第四の抵抗回路1eと第二のスイッチ1fとの直列回路を並列接続する。第三の抵抗回路1cの抵抗値と第四の抵抗回路1eの抵抗値とは異なる。また、第一のスイッチ1dと第二のスイッチ1fとは同じ構成である。そして、ブラインドタイムスロットの期間と送信タイムスロットの期間とで互いに異なるレベルの切替信号を一方のスイッチ(例えば第二のスイッチ1f)に入力し、他方のスイッチ(例えば第一のスイッチ1d)にはインバータ1gを介して入力する。よって、切替信号のレベルを逆転するだけで変調データを高い方又は低い方へレベル変換できる。

## 【0023】

## 【発明の効果】

以上説明したように、送信回路に対しては送信スロットにおけるブラインドタイムスロットの期間で電源電圧の供給を停止すると共に、ブラインドタイムスロットに続く送信タイムスロットの期間では電源電圧供給を供給し、送信タイムスロットの期間では変調データの直流レベルをブラインドタイムスロットの期間におけるそれよりも高く又は低くしたので、この送信データがPLL回路で作られた制御電圧と共に電圧制御発振回路に印加される。よって、電圧制御発振回路を従前までの発振周波数で発振させることができ、送信周波数の変化を無くすることができる。

## 【0024】

また、直接FM変調回路にはレベル変換回路を介して変調データを入力し、レベル変換回路から出力される送信データの直流レベルをブラインドタイムスロットの期間と送信タイムスロットの期間とで互いに異ならせたので、レベル変換回路の制御だけで簡単に送信データの直流レベルを変えられる。

## 【0025】

また、レベル変換回路は直列接続された第一及び第二の抵抗回路と、第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路からなり、第三の抵抗回路に直列に第一のスイッチを介挿し、第一のスイッチの開閉状態をブラインドタイムスロットの期間と送信タイムスロットの期間とで互いに異ならせたので、スイッチによってレベル変換回路の分圧比が変えられ、送信データの直流レベルが代わる。

## 【0026】

また、前記第一又は第二の抵抗回路のいずれか一方に並列接続された第三の抵抗回路と、第三の抵抗回路に並列接続された第四の抵抗回路とからなり、第三の抵抗回路の抵抗値と第四の抵抗回路の抵抗値とを異ならせ、第三の抵抗回路に直列に第一のスイッチを介挿すると共に、第四の抵抗回路に前記第一のスイッチと同じ構成の第二のスイッチを介挿し、いずれか一方のスイッチにはブラインドタイムスロットの期間と送信タイムスロットの期間とで互いに異なるレベルの切替信号を入力し、他方のスイッチにはインバータを介して切替信号を入力したので、切替信号のレベルを逆転するだけで変調データを高い方又は低

い方へレベル変換できる。

【図面の簡単な説明】

【図1】本発明の無線通信装置の構成を示す回路図である。

【図2】本発明の無線通信装置におけるレベル変換回路の構成を示す回路図である。

【図3】本発明の無線通信装置の動作を説明するタイミングチャートである。

【図4】本発明の無線通信装置におけるレベル変換回路の他の構成を示す回路図である。

【図5】従来の無線通信装置の構成を示す回路図である。

【符号の説明】

1 レベル変換回路

1a 第一の抵抗回路

1b 第二の抵抗回路

1c 第三の抵抗回路

1d 第一のスイッチ

1e 第四の抵抗回路

1f 第二のスイッチ

1g インバータ

2 電圧制御発振回路

2a バラクタダイオード

3 PLL回路

4 逡倍回路

5 送信回路

5a 電力増幅回路

6 電源スイッチ

7 アンテナ切替回路

8 アンテナ

9 受信回路

9a ミキサ

10

20

Figure 1 is a timing diagram showing five rows of signals (A, B, C, D, E) over time. The signals are represented by rectangular pulses. Row A shows three pulses: '送信スロット' (Transmit Slot) is high, '受信スロット' (Receive Slot) is low, and '送信スロット' (Transmit Slot) is high. Row B shows two pulses: 'ブライントタイムスロット' (Blind Time Slot) is high, and '送信タイムスロット' (Transmit Time Slot) is low. Row C shows two pulses: 'PLI. ロック' (PLI Lock) is high, and 'ロック解除' (Lock Release) is low. Row D shows two pulses: '電源スイッチ OFF' (Power Switch OFF) is high, and '電源スイッチ ON' (Power Switch ON) is low. Row E shows a long high pulse followed by a low pulse.

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER: \_\_\_\_\_**

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**